

CV

1986 à décembre 2015

Marie-Minerve LOUERAT

Laboratoire d'Informatique de Paris 6 (LIP6). UMR 7606 (CNRS-UPMC)

Département Systèmes Embarqués (SoC)

Equipe Circuits Intégrés Analogiques et Numériques (CIAN)

Marie-Minerve Louërat

née le 29 avril 1959 à Neuilly sur Seine, France

nationalité française

mariée, 2 enfants (nés en 1990, 1993)

Adresse professionnelle : Université Pierre et Marie Curie

Laboratoire d'Informatique de Paris 6 –LIP6 – UMR 7606 (CNRS-UPMC), Tour 24-25, Bureau 308, Université Pierre et Marie Curie, 4 Place Jussieu, CC 167, 75005 Paris.

tel : 01-44-27-71-08

Email : marie-minerve.louerat@lip6.fr

Situation actuelle : Chargée de Recherche au Laboratoire d'Informatique de Paris 6 (LIP6, UMR 7606 UPMC-CNRS)

Études et diplômes :

1979-1983 : Elève à l'École Normale Supérieure de l'Enseignement Technique (ENS Cachan)

1981 : Maîtrise Electronique, Electrotechnique, Automatique (EEA), Paris XI.

1982 : Agrégation de Physique, option Physique Appliquée.

1982 - 1983 : DEA Automatique et Traitement du Signal, Université Paris XI, mention Bien.

1983 - 1986 : Thèse de doctorat de l'Université Paris XI, mention physique. Titre : *Gestion thermique optimale d'un bâtiment : Contrôle d'un chauffage à faible inertie, Contrôle des échanges extérieurs*, soutenue le 28/02/86, Mention Très Honorable.

2013 : Habilitation à diriger des recherches, Université Pierre et Marie Curie (UPMC, Paris 6). Titre : *Circuits analogiques documentés et réutilisables : Synthèse analogique sous l'œil du concepteur*, soutenue le 03/07/13.

Parcours professionnel :

Depuis 1986 : Chargée de Recherche au CNRS

1986 - 1992 : Chargée de Recherche au Laboratoire « Fluides, Automatique et Systèmes Thermiques » (FAST), Univ. Paris 6 et Paris XI - CNRS (URA 871 devenue UMR 7608).
Thématique de recherche : Application des techniques d'automatique (optimisation, contrôle optimal) à des problèmes de régulation thermique.

1992 - 1997 Chargée de Recherche au Laboratoire « Méthodologie et Architecture des Systèmes Informatiques » (MASI), Equipe « CAO-VLSI ».
Thématique de recherche : analyse statique des circuits numériques VLSI.

1997- 2006 Chargée de Recherche au Laboratoire LIP6 (UMR 7606, Univ. Paris 6-CNRS), issu du regroupement de 3 laboratoires : le MASI, le LAFORIA et le LITP, Thème « Architecture des Systèmes Intégrés et Microélectronique » (ASIM).
Thématique de recherche : algorithmes et CAO pour la conception de circuits analogiques intégrés CMOS.

Depuis 2006 : Chargée de Recherche au Laboratoire LIP6 (UMR 7606, Univ. Paris 6-CNRS), Département « Systèmes Embarqués » (SoC), Equipe « Circuits Intégrés Analogiques et Numériques » (CIAN).
Thématique de recherche : algorithme et CAO pour la conception de systèmes mixtes analogiques-numériques, puis multi-disciplines matériel et logiciel.

Production scientifique (1985 - 2015) :

Revue avec comité de lecture	15
Conférences invitées dans les congrès internationaux (et sessions spéciales)	12
Actes de congrès avec comité de lecture	77 dont 5 primées
Livres et chapitres de livres	5 (<i>dont co-éditeur d'un livre</i>)
Nombre de brevets	2
Autres publications	1 contribution à un standard, 4 dépôts de logiciel

Encadrement :

Nombre de thèses dirigées	6
Nombre de thèses co-dirigées ou encadrées	10
Direction de Post-Doc et ingénieurs	3 + 3
Direction de stages de Master M2	40
Participation à des jurys de thèses et HDR	31

Participation à l'enseignement :

- 1983 - 1990** Travaux Pratiques d'Electronique (IUT de Cachan, Génie Electrique, Cycle de Formation Technique Supérieure, 32 heures annuelles),
- 1994 - 1997** Le processeur MIPS (UPMC, DEA ASIME¹, Projet, 32 heures annuelles),
- 1994 - 1997** Analyse temporelle des circuits VLSI (UPMC, DEA ASIME¹, TP, 16h annuelles),
- 2003 - 2015** Algorithmes, méthodes et outils logiciels pour la conception de systèmes mixtes analogiques-numériques réutilisables (UPMC, Master Informatique, spécialité ASIME¹ puis ACSI² puis SESI³, Cours et TD, 32h annuelles),
- 2003 - 2015** Organisation et suivi des stages « Recherche » du DEA ASIME¹, puis des masters ACSI² et SESI³ (UPMC, Master mention Informatique),
- 2008 - 2015** Correspondante pour le Master SESI bi-localisé Université Française d'Egypte (UFE) et UPMC. Mise à niveau (Unix) des élèves de l'UFE.

Diffusion de la culture scientifique :

- Conférence ED&TC et DATE** (1997,1998, 2000, 2002, 2004, Paris)
Membre du comité d'organisation, chargée de l'organisation de l'« University Booth »
- MOS AK Workshop** (avril 2011, Paris)
Organisation (comité d'organisation et comité de programme) du Workshop MOS-AK « MOS Modeling and Parameter Extraction Working Group », 50 personnes, UPMC, site Jussieu, Paris. (<http://www.mos-ak.org/paris/>).
- GDR SoC SiP** (avril 2013, UPMC, Paris)
Organisation d'une journée thématique intitulée « Etat de l'art sur SystemC-AMS, des spécifications à la pratique réelle ».
- Conférence FDL** (septembre 2013, Paris)
General Chair de la conférence internationale « Forum on specification and Design Languages » (FDL), 100 personnes, UPMC, site des Cordeliers, Paris.
(<http://www.ecsi.org/fdl2013>)
- Fête de la Science** (octobre 2013, Cité des Sciences, Paris La Villette)
Présentation des systèmes intégrés sur puce et des activités de recherche du département SoC du LIP6.
- GDR SoC SiP** (octobre 2014, UPMC, Paris)
Organisation d'une journée intitulée « Smart Power ICs in Automotive : Results of the FP7 European Project AUTOMICS »
- International Mixed-Signal testing Workshop (IMSTW)** (juin 2015, Paris)
Membre du comité d'organisation.

1. ASIME : Architecture des Systèmes Intégrés et MicroElectronique

2. ACSI : Architectures des Circuits et Systèmes Intégrés

3. SESI : Systèmes Electroniques et Systèmes Informatiques

Responsabilités administratives et scientifiques :**Equipe CIAN** (janvier 2006 - mai 2008)

Responsable de l'équipe CIAN⁴ au département SoC⁵ du LIP6 (14 permanents et 15 doctorants), dont j'ai présenté les travaux lors de l'évaluation AERES les 16 et 17 janvier 2008.

Département SoC (depuis mai 2013)

Responsable du département SoC (109 personnes, 3 équipes) au LIP6.

Audit Electronique UFR ingénierie (2013-2014)

Présentation des activités du LIP6 à la frontière de l'informatique et de l'électronique devant le comité d'audit de l'électronique à l'UPMC le 29 novembre 2013.

GDR SOC-SIP : Responsable adjointe Groupe de Travail (GT) « Systèmes hétérogènes »
(depuis janvier 2013)

Animation scientifique du groupe de travail « Systèmes hétérogènes », avec Fabien Mieyeville, au sein du GDR « System On Chip, System in Package (SoC-SiP) ».

Correspondante CMP-LIP6 (1996 - 2015)

Responsable scientifique du LIP6 pour les relations avec le CMP (Circuits Multi-Projets). Installation des Design Kits et coordination de l'accès aux données technologiques pour les membres du département SoC du LIP6.

Relecteur d'articles de revues et conférences :

- Membre de comités de programme (TPC) de conférences internationales et workshops : DATE, FDL, MIXDES, PRIME, SMACD, VW-FEDA, WUPS.
- Relecteur de revues : IEEE-TCAS, IEEE-TCAD, IEEE Design & Test, VLSI Integration, DAEM
- Relecteur pour des conférences internationales : AFRICON, DATE, DCIS, ECCTD, FDL, ICM, MIXDES, MWSCAS, NEWCAS-TAISA, PRIME, SMACD, SPIE.

Participation à des commissions de recrutement de Maîtres de Conférences :

- 1998 - 2001 : Commission de Spécialistes 27^{ème} section de l'UPMC (UFR d'Informatique)
- 2009 - 2011 : Commission de Spécialistes 27^{ème} section de l'UPMC (UFR d'Ingénierie)
- 2012 et 2013 : Comité de Sélection 61^{ème} Toulouse, (LAAS)
- 2013 : Comité de Sélection Télécom Physique Strasbourg, 63^{ème} section
- 2014 : Comité de Sélection 63^{ème} Aix-Marseille, (IUT Aix-Marseille)
- 2015 : Comité de Sélection 63^{ème} Bordeaux, (Université Bordeaux)

4. CIAN : Circuits Intégrés Analogiques et Numériques

5. SoC : System On Chip, Systèmes embarqués

Conseils :

- Depuis 2002 : membre du Conseil Scientifique du LIP6
- 1997 - 2001 : membre du Conseil de Laboratoire au LIP6
- Depuis mai 2013 : membre du Conseil de Direction du LIP6
- Depuis décembre 2013 : membre du Conseil Scientifique de l'UFR d'Ingénierie à UPMC.