

# TP4 : Débogage du circuit Am2901

1. Objectifs
2. Circuit Am2901
3. Compte-Rendu

## Objectifs

Le but de cette séance est de vous apprendre à déboguer le modèle comportemental d'un circuit qui sera réutilisé dans les TP suivants. L'intérêt est donc double:

- Vous apprendre, par la pratique, les méthodes de débogage.
- Vous inciter à analyser en détail les fonctionnalités du circuit Am2901.

## Circuit Am2901

Vous devez, au cours de cette séance, analyser et corriger les deux modèles comportementaux qui vous sont fournis. (deux fichiers .vbe par binôme ). Dans chaque modèle, un bug a été délibérément introduit, et le travail consiste donc à localiser, puis à corriger ce bug. Pour vous aider dans ce travail, vous trouverez la DATA SHEET "officielle" du circuit Am2901 en bas de la page.

La validation devra être réalisée par simulation sous Asimut, à l'aide de stimuli générés avec Genpat. Pour obtenir la description d'un AMD Am2901, tapez la commande suivante :

```
/users/enseig/trncomun/TP/2006/TP1/Fichiers/Fournis/get2901.Linux > amd.vbe
```

**Remarque :** Le modèle comportemental du circuit Am2901 que vous allez récupérer présente quelques différences par rapport à la spécification définie par la DATA SHEET, mais ces différences ne constituent pas des bugs :

- La RAM de 16 mots de 4 bits est modélisée par un banc de registres à triple accès (un accès en écriture, deux accès en lecture). Les écritures se font sur front montant du signal d'horloge ck.
- Les drapeaux np et ng sortent la valeur '1' pour les opérations logiques.

## Compte-Rendu

Il vous est demandé un rapport au format .pdf. Vous joindrez tous vos tests en annexe. Votre méthodologie sera évaluée en priorité sur les résultats. Par exemple, un groupe ayant identifié le bogue d'un seul des deux AMD Am2901 mais de manière intelligible recevra bien plus de points qu'un groupe ayant trouvé les bogues au hasard sans la moindre méthode.